2. Descrição VHDL do bloco Serial LCD Controller­­??

A diagram of a flowchart

Description automatically generated

F

10

WrD

Dout 0:8

01

done

T

**Dval**

00

00

Kscan

**Kpress**

F

T

F

T

F



F

T

F

T

**accept**

T

**RXerror**

100

DXval

Wr

**enRx**

**dFlag**

**enRx**

**pFlag**

T

011

F

T

010

done

F

T

**enRx**

init

F

001

**enRx**

000

F

T

**Kack**

F

01

T

Kval

**Kack**

F

T

10

**Kpress**

T

F

1. Descrição VHDL do bloco ?
2. A diagram of a flowchart

   Description automatically generated
3. Atribuição de pinos do módulo ?